

Syllabus

Course : 微處理機

Teacher : 蘇慶龍

E-mail : kevinsu@twins.ee.nctu.edu.tw

學歷 : [文化大學電機系](#)
[雲林科技大學電子與資訊研究所](#)
[交通大學電子所](#) 博士候選人

評分標準 : Midterm Exam. 40% Final Exam. 60%



National Chiao Tung University

Electronics Engineering

<http://www.EE.NCTU.edu.tw>

**VLSI and
Signal Processing Lab**

Buliding IV, ED 412

E-Mail:kevinsu@twins.ee.nctu.edu.tw

Syllabus

Text Book 1 : Computer System Architecture, 3rd.

Author : M. Morris Mano

Text Book 2 : Computer Organization & Design
The Hardware/software interface

Author : Patterson & Hennessy

Web page : <http://saturn.ee.nctu.edu.tw>



National Chiao Tung University

Electronics Engineering

<http://www.EE.NCTU.edu.tw>

**VLSI and
Signal Processing Lab**

Buliding IV, ED 412

E-Mail: kevinsu@twins.ee.nctu.edu.tw